

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

Applicant : LePage
Appl. No. :
Filed : February 9, 2004
Title : PROCESS AND SYSTEM FOR CONTROLLING AN ELECTRONIC
POWER COMPONENT AND DATA RECORDING SUPPORT
COMPRISING INSTRUCTIONS FOR EXECUTING THE PROCESS

Grp./A.U. :
Examiner :

Docket No.: 14611

Honorable Commissioner of Patents
Alexandria, VA 22313-1450

Sir:

PTO CUSTOMER NO. 000293
CLAIM OF PRIORITY

We file herewith a certified French patent application, bearing application number 0301551, which was filed on February 10, 2003, and on which the above U.S. application was based. We ask that this U.S. application be awarded priority rights in accordance with Section 119 of Title 35, Patents, (Public Law 593).

Respectfully submitted,

DOWELL & DOWELL, P.C.

By 

Ralph A. Dowell, Reg. No. 26,868

Date: February 9, 2004

DOWELL & DOWELL, P.C.
Suite 309, 1215 Jefferson Davis Highway
Arlington, VA 22202
Telephone - 703 415-2555
Facsimile - 703 415-2559
E-mail - dowell@dowellpc.com

THIS PAGE BLANK (USPTO)

15535 U.S. PTO
10/773445

BREVET D'INVENTION

CERTIFICAT D'UTILITÉ - CERTIFICAT D'ADDITION

COPIE OFFICIELLE

Le Directeur général de l'Institut national de la propriété industrielle certifie que le document ci-annexé est la copie certifiée conforme d'une demande de titre de propriété industrielle déposée à l'Institut.

Fait à Paris, le 29 DEC. 2003

Pour le Directeur général de l'Institut
national de la propriété industrielle
Le Chef du Département des brevets

Martine PLANCHE

INSTITUT
NATIONAL DE
LA PROPRIÉTÉ
INDUSTRIELLE

SIEGE
26 bis, rue de Saint Petersburg
75800 PARIS cedex 08
Téléphone : 33 (0)1 53 04 53 04
Télécopie : 33 (0)1 53 04 45 23
www.inpi.fr

THIS PAGE BLANK (USPTO)



26 bis, rue de Saint Pétersbourg
75800 Paris Cedex 08
Téléphone : 33 (1) 53 04 53 04 Télécopie : 33 (1) 42 94 86 54

BREVET D'INVENTION CERTIFICAT D'UTILITÉ

Code de la propriété intellectuelle - Livre VI



N° 11354*03

REQUÊTE EN DÉLIVRANCE page 1/2

BR1

Cet imprimé est à remplir lisiblement à l'encre noire

DB 540 e W / 210502

REMISE DE COPIES DATE 10 FEB 2003 LIEU 69 INPI LYON N° D'ENREGISTREMENT NATIONAL ATTRIBUÉ PAR L'INPI DATE DE DÉPÔT ATTRIBUÉE PAR L'INPI 10 FEB. 2003 Vos références pour ce dossier (facultatif) BFF 02/0081		Réservé à l'INPI 1 NOM ET ADRESSE DU DEMANDEUR OU DU MANDATAIRE À QUI LA CORRESPONDANCE DOIT ÊTRE ADRESSÉE CABINET LAVOIX 62, rue de Bonnel 69448 LYON CEDEX 03	
Confirmation d'un dépôt par télécopie		<input type="checkbox"/> N° attribué par l'INPI à la télécopie	
2 NATURE DE LA DEMANDE		Cochez l'une des 4 cases suivantes	
Demande de brevet		<input checked="" type="checkbox"/>	
Demande de certificat d'utilité		<input type="checkbox"/>	
Demande-divisionnaire		<input type="checkbox"/>	
Demande de brevet initiale ou demande de certificat d'utilité initiale		N°	Date
		N°	Date
Transformation d'une demande de brevet européen		<input type="checkbox"/>	Date
Demande de brevet initiale		N°	Date
3 TITRE DE L'INVENTION (200 caractères ou espaces maximum) PROCEDE ET SYSTEME DE COMMANDE D'UN COMPOSANT ELECTRONIQUE DE PUISSANCE, ET SUPPORT D'ENREGISTREMENT D'INFORMATIONS COMPORTANT DES INSTRUCTIONS POUR L'EXECUTION DU PROCEDE			
4 DÉCLARATION DE PRIORITÉ OU REQUÊTE DU BÉNÉFICE DE LA DATE DE DÉPÔT D'UNE DEMANDE ANTÉRIEURE FRANÇAISE		Pays ou organisation Date <input type="text"/> N° Pays ou organisation Date <input type="text"/> N° Pays ou organisation Date <input type="text"/> N° <input type="checkbox"/> S'il y a d'autres priorités, cochez la case et utilisez l'imprimé «Suite»	
5 DEMANDEUR (Cochez l'une des 2 cases)		<input checked="" type="checkbox"/> Personne morale <input type="checkbox"/> Personne physique	
Nom ou dénomination sociale		ALSTOM	
Prénoms			
Forme juridique		SOCIETE ANONYME	
N° SIREN		3 8 9 0 5 8 4 4 7	
Code APE-NAF			
Domicile ou siège	Rue	25 Avenue Kléber	
	Code postal et ville	75 116 PARIS	
	Pays	FRANCE	
Nationalité		FRANCAISE	
N° de téléphone (facultatif)		N° de télécopie (facultatif)	
Adresse électronique (facultatif)			
<input type="checkbox"/> S'il y a plus d'un demandeur, cochez la case et utilisez l'imprimé «Suite»			

Remplir impérativement la 2^{ème} page



BREVET D'INVENTION CERTIFICAT D'UTILITÉ

REQUÊTE EN DÉLIVRANCE
page 2/2

BR2

REMISE DES PIÈCES DATE 10 FEV 2003 LIEU 69 INPI LYON N° D'ENREGISTREMENT 0301551 NATIONAL ATTRIBUÉ PAR L'INPI		Réservé à l'INPI	DB 540 W / 210502
6 MANDATAIRE (s'il y a lieu)			
Nom			
Prénom			
Cabinet ou Société		CABINET LAVOIX	
N° de pouvoir permanent et/ou de lien contractuel			
Adresse	Rue	62, rue de Bonnel	
	Code postal et ville	69 004 008 LYON CEDEX 03	
	Pays	FRANCE	
N° de téléphone (facultatif)		04 78 60 52 84	
N° de télécopie (facultatif)		04 78 60 90 89	
Adresse électronique (facultatif)			
7 INVENTEUR (S)		Les inventeurs sont nécessairement des personnes physiques	
Les demandeurs et les inventeurs sont les mêmes personnes		<input type="checkbox"/> Oui <input checked="" type="checkbox"/> Non : Dans ce cas remplir le formulaire de Désignation d'inventeur(s)	
8 RAPPORT DE RECHERCHE		Uniquement pour une demande de brevet (y compris division et transformation)	
Établissement immédiat ou établissement différé		<input checked="" type="checkbox"/> Établissement immédiat <input type="checkbox"/> Établissement différé	
Paiement échelonné de la redevance (en deux versements)		Uniquement pour les personnes physiques effectuant elles-mêmes leur propre dépôt <input type="checkbox"/> Oui <input type="checkbox"/> Non	
9 RÉDUCTION DU TAUX DES REDEVANCES		Uniquement pour les personnes physiques <input type="checkbox"/> Requête pour la première fois pour cette invention (joindre un avis de non-imposition) <input type="checkbox"/> Obtenue antérieurement à ce dépôt pour cette invention (joindre une copie de la décision d'admission à l'assistance gratuite ou indiquer sa référence): AG [] [] [] [] []	
10 SÉQUENCES DE NUCLEOTIDES ET/OU D'ACIDES AMINÉS		<input type="checkbox"/> Cochez la case si la description contient une liste de séquences	
Le support électronique de données est joint		<input type="checkbox"/> Oui <input type="checkbox"/> Non	
La déclaration de conformité de la liste de séquences sur support papier avec le support électronique de données est jointe		<input type="checkbox"/> Oui <input type="checkbox"/> Non	
Si vous avez utilisé l'imprimé «Suite», indiquez le nombre de pages jointes			
11 SIGNATURE DU DEMANDEUR OU DU MANDATAIRE (Nom et qualité du signataire) CABINET LAVOIX Gérard MYON CPI N° 95-1003		VISA DE LA PRÉFECTURE OU DE L'INPI 	

L'invention concerne un procédé et un système de commande d'un composant électronique de puissance.

Plus précisément, l'invention concerne un procédé de commande contenant un processus de pilotage de l'ouverture et/ou de la fermeture du composant électronique de puissance, le processus de pilotage contenant
5 plusieurs étapes pour commander l'application d'une succession de tensions de commutation différentes sur une électrode de commande dudit composant entre l'instant où débute le processus de pilotage et l'instant où doit s'achever l'ouverture et/ou la fermeture du composant électronique de puissance, le
10 passage d'une étape à l'étape suivante dans ce processus de pilotage étant automatiquement réalisé dès qu'une condition de passage correspondante est satisfaite.

De tels procédés de commande sont connus sous les termes de commande CATS et divulgués pour des transistors de puissance dans
15 "Commande CATS : Evaluation de la Robustesse et Application à l'Asservissement de la Commande à la Fermeture", N. IDIR, H. SAWEZY, J.J. FRANCHAUD, R. BAUSIERE, Université de Lille 1, Laboratoire L2EP, Bat. P2, Cité Scientifique, 59655 Villeneuve d'Ascq Cedex, France.

Ces procédés de commande CATS ont été développés pour
20 contrôler la dérivée di/dt de l'intensité du courant circulant entre le collecteur et l'émetteur du transistor de puissance ainsi que les variations de la dérivée dv/dt de la tension aux bornes du transistor de puissance.

Cet objectif est atteint en appliquant plusieurs tensions successives différentes entre le début et la fin du processus de commutation du transistor.
25 Parmi cette succession de tensions, au moins une tension dite de freinage a une valeur intermédiaire différente de celles propres à maintenir le transistor de puissance dans les états passant et non passant. La valeur de cette tension de freinage est choisie de manière à freiner la commutation du transistor de puissance et, par là même, à limiter et contrôler les variations des dérivées di/dt
30 et dv/dt respectivement lors de la fermeture et lors de l'ouverture du transistor de puissance. La durée pendant laquelle cette tension de freinage est appliquée sur l'électrode de commande du transistor de puissance doit être commandée avec précision pour limiter des pertes de commutation, c'est-à-dire

L'invention concerne un procédé et un système de commande d'un composant électronique de puissance.

Plus précisément, l'invention concerne un procédé de commande contenant un processus de pilotage de l'ouverture et/ou de la fermeture du composant électronique de puissance, le processus de pilotage contenant plusieurs étapes pour commander l'application d'une succession de tensions de commutation différentes sur une électrode de commande dudit composant entre l'instant où débute le processus de pilotage et l'instant où doit s'achever l'ouverture et/ou la fermeture du composant électronique de puissance, le passage d'une étape à l'étape suivante dans ce processus de pilotage étant automatiquement réalisé dès qu'une condition de passage correspondante est satisfaite.

De tels procédés de commande sont connus sous les termes de commande CATS et divulgués pour des transistors de puissance dans "Commande CATS : Evaluation de la Robustesse et Application à l'Asservissement de la Commande à la Fermeture", N. IDIR, H. SAWEZYN, J.J. FRANCHAUD, R. BAUSIERE, Université de Lille 1, Laboratoire L2EP.

Ces procédés de commande CATS ont été développés pour contrôler la dérivée di/dt de l'intensité du courant circulant entre le collecteur et l'émetteur du transistor de puissance ainsi que les variations de la dérivée dv/dt de la tension aux bornes du transistor de puissance.

Cet objectif est atteint en appliquant plusieurs tensions successives différentes entre le début et la fin du processus de commutation du transistor. Parmi cette succession de tensions, au moins une tension dite de freinage a une valeur intermédiaire différente de celles propres à maintenir le transistor de puissance dans les états passant et non passant. La valeur de cette tension de freinage est choisie de manière à freiner la commutation du transistor de puissance et, par là même, à limiter et contrôler les variations des dérivées di/dt et dv/dt respectivement lors de la fermeture et lors de l'ouverture du transistor de puissance. La durée pendant laquelle cette tension de freinage est appliquée sur l'électrode de commande du transistor de puissance doit être commandée avec précision pour limiter des pertes de commutation, c'est-à-dire

la puissance consommée lors de chaque commutation. A cet effet, la fin de l'application de cette tension de freinage est automatiquement commandée lorsqu'une ou plusieurs conditions de passage sont satisfaites. Par exemple, dans le document précédent, la fin de l'application de la tension de freinage est automatiquement commandée si la tension aux bornes d'une diode montée en position antiparallèle par rapport au transistor de puissance est inférieure à un seuil prédéterminé et si la dérivée de cette même tension est inférieure à un autre seuil.

Toutefois, en cas de dysfonctionnement du transistor de puissance, la condition de passage pour commander la fin de l'application de la tension de freinage peut ne jamais se réaliser. Dans ces conditions, le procédé de commande reste bloqué, ce qui se traduit par le maintien de la tension de freinage sur l'électrode de commande du transistor de puissance pendant une durée indéterminée. Cette situation conduit, au mieux, à consommer inutilement de l'énergie et, au pire, à détériorer le transistor de puissance.

L'invention vise à remédier à cet inconvénient en proposant un procédé de commande du type commande CATS d'un composant électronique de puissance dans lequel la consommation inutile d'énergie ou la détérioration du composant est évitée.

Elle a donc pour objet un procédé de commande tel que décrit ci-dessus, caractérisé en ce qu'il comporte les étapes consistant à :

- relever la valeur d'au moins un paramètre de fonctionnement caractéristique de la réaction du composant électronique de puissance en réponse à l'application successive desdites tensions de commutation,
 - vérifier, grâce aux valeurs relevées, si cette réaction du composant électronique de puissance se produit dans un délai imparti prédéterminé,
 - si oui, laisser ledit processus de pilotage se dérouler normalement,
- et
- sinon, interrompre ledit processus de pilotage et déclencher immédiatement un processus de sauvegarde de l'intégrité du composant électronique de puissance.

Dans le procédé ci-dessus, le temps de réaction du composant électronique de puissance, en réponse à l'application des tensions de

commutation successives, est en permanence surveillé. Dès que ce temps de réaction dépasse un délai imparti prédéterminé, ce qui est le cas par exemple en cas de dysfonctionnement du composant électronique de puissance, le procédé interrompt le processus de pilotage de l'ouverture et/ou de la fermeture et active automatiquement un processus de sauvegarde. Dès lors, dans un tel procédé de commande, il est impossible que le processus de pilotage de chaque ouverture et/ou fermeture reste bloqué. La consommation d'énergie inutile ou la détérioration du composant électronique de puissance est donc évitée.

10 ~~Suivant d'autres caractéristiques d'un procédé conforme à l'invention :~~

 - au moins une condition de passage d'une étape à la suivante dans ledit processus de pilotage est fonction des valeurs relevées pour ledit au moins un paramètre de fonctionnement, et, pour vérifier si la réaction du composant électronique de puissance se produit dans le délai imparti prédéterminé, le
15 procédé comporte l'étape consistant à vérifier qu'au moins cette condition de passage est satisfaite avant que le délai imparti prédéterminé ne se soit écoulé ;

 - le procédé comporte l'étape consistant à vérifier que toutes les
20 conditions de passage entre lesdites plusieurs étapes dudit processus de pilotage sont satisfaites avant qu'un délai imparti prédéterminé commun à toutes ces conditions de passage ne se soit écoulé ;

 - le délai commun est compté à partir de l'instant où débute l'exécution dudit processus de pilotage, et ce délai commun est représentatif
25 d'un délai maximum pour réaliser la commutation du composant électronique de puissance ;

 - l'un des paramètres de fonctionnement relevé est la tension V_{CE} entre les électrodes de collecteur et d'émetteur du composant électronique de puissance ;

30 - l'un des paramètres de fonctionnement relevé est la tension sur l'électrode de commande ;

- l'une des étapes dudit processus de pilotage consiste à commander l'application sur ladite électrode de commande d'une tension de freinage propre à freiner la commutation du composant électronique de puissance ;

- la valeur de la tension de freinage est strictement comprise entre
5 les valeurs des tensions de maintien du composant électronique de puissance respectivement dans l'état fermé et dans l'état ouvert ;

- ledit processus de pilotage est un processus de pilotage de la
fermeture du composant électronique de puissance et la condition de passage
entre l'étape de commande de l'application d'une tension de freinage et l'étape
10 suivante est satisfaite si la tension entre les électrodes de collecteur et d'émetteur est inférieure à un premier seuil prédéterminé ;

- le processus de pilotage de la fermeture du composant électronique de puissance débute par l'étape de commande de l'application de la tension de freinage ;

15 - ledit processus de pilotage est un processus de pilotage de l'ouverture du composant électronique de puissance et la condition de passage entre une étape précédente et l'étape de commande de l'application de la tension de freinage est satisfaite si la tension entre les électrodes de collecteur et d'émetteur est supérieure à un second seuil prédéterminé ;

20 - la valeur du second seuil correspond à la moitié de la tension à commuter ;

- ladite étape précédente est une étape de commande de l'application d'une tension de valeur strictement inférieure à celle de la tension de freinage ;

25 - dans le processus de pilotage de l'ouverture du composant électronique de puissance, la condition de passage entre l'étape de commande de l'application de la tension de freinage et une étape suivante est satisfaite si la tension entre les électrodes de collecteur et d'émetteur atteint un maximum.

L'invention a également pour objet un système de commande d'un
30 composant électronique de puissance apte à exécuter un processus de pilotage de l'ouverture et/ou de la fermeture de ce composant, ledit processus de pilotage contenant plusieurs étapes pour commander l'application d'une succession de tensions de commutation différentes sur une électrode de

commande du composant électronique de puissance entre l'instant où débute ledit processus de pilotage et l'instant où doit s'achever l'ouverture et/ou la fermeture du composant électronique de puissance, le passage d'une étape à l'étape suivante dans ce processus de pilotage étant automatiquement réalisé dès qu'une condition de passage correspondante est satisfaite,

caractérisé en ce que le système comporte un calculateur électronique apte à :

- relever la valeur d'au moins un paramètre de fonctionnement caractéristique de la réaction du composant électronique de puissance en réponse à l'application successive desdites tensions de commutation,

- vérifier, grâce aux valeurs relevées, si cette réaction du composant électronique de puissance se produit dans un délai imparti prédéterminé,

- si oui, laisser ledit processus de pilotage (50, 80) se dérouler normalement, et

- sinon, interrompre ledit processus de pilotage et déclencher immédiatement l'exécution d'un processus de sauvegarde de l'intégrité du composant électronique de puissance.

Suivant d'autres caractéristiques d'un système de commande conforme à l'invention :

- au moins une condition de passage d'une étape à la suivante dudit processus de pilotage est fonction des valeurs relevées pour ledit au moins un paramètre de fonctionnement, et, pour vérifier si la réaction du composant électronique de puissance se produit dans le délai imparti prédéterminé, le calculateur électronique est apte à vérifier qu'au moins une condition de passage est satisfaite avant qu'un délai imparti prédéterminé pour cette condition de passage ne se soit écoulé ;

- le calculateur électronique est apte à vérifier que toutes les conditions de passage entre lesdites étapes du processus de pilotage sont satisfaites avant qu'un délai imparti prédéterminé commun à toutes ces conditions de passage ne se soit écoulé.

L'invention a également pour objet un support d'enregistrement d'informations comportant des instructions pour l'exécution des étapes d'un procédé de commande d'un composant électronique de puissance conforme à

l'invention, lorsque lesdites instructions sont exécutées par un ordinateur électronique.

L'invention sera mieux comprise à la lecture de la description qui va suivre, donnée uniquement à titre d'illustration, et faite en se référant aux

5 dessins, sur lesquels :

- la figure 1 est une illustration schématique de l'architecture d'un système conforme à l'invention ;

- la figure 2 est un organigramme d'un procédé de commande de l'ouverture d'un composant électronique de puissance conforme à l'invention ;

10 - les figures 3A et 3B sont des graphiques illustrant chacun l'évolution au cours du temps d'un paramètre de fonctionnement du composant électronique de puissance lors de l'application du procédé de la figure 2 ;

- la figure 4 est un organigramme d'un procédé de commande de la fermeture d'un composant électronique de puissance conforme à l'invention ; et

15 - les figures 5A et 5B sont des graphiques illustrant chacun l'évolution au cours du temps d'un paramètre de fonctionnement du composant électronique de puissance lors de l'application du procédé de la figure 4.

La figure 1 représente un allumeur électronique 4 propre à commander les transistors de puissance d'un dispositif de commutation électronique 6 en fonction de consignes transmises par un ordinateur 8.

Le dispositif de commutation 6 est par exemple un onduleur triphasé conventionnel réalisé à partir de transistors 10 de puissance IGBT (Insulated Gate Bipolar Transistor) et de diodes 12 raccordées en position antiparallèle entre le collecteur et l'émetteur de chacun des transistors 10.

25 Le transistor 10 est typiquement capable de commuter des courants allant jusqu'à 1000 A et de supporter une tension V_{CE} entre le collecteur et l'émetteur à l'état non passant, c'est-à-dire à l'état ouvert, comprise entre 250 et 4000 V. A l'état passant, c'est-à-dire à l'état fermé, la tension V_{CE} est généralement inférieure à 5 V.

30 Ici, pour simplifier l'illustration, seul un de ces transistors 10 et une de ces diodes 12 sont représentés.

Cet onduleur triphasé 6 est par exemple destiné à alimenter une machine électrique tournante 14. Dans ces conditions, le ordinateur 8 a pour

fonction de délivrer à l'allumeur 4 des consignes de commande de la puissance développée par la machine 14, et l'allumeur a pour fonction de convertir ces consignes en des instructions de commande de chacun des transistors de puissance 10. Le procédé de conversion des consignes délivrées par le

5 ~~calculateur en des instructions de commande de chacun des transistors de~~
puissance est classique et ne sera pas décrit ici.

Seuls les éléments de l'allumeur 4 nécessaires à la compréhension
~~du nouveau système de commande décrit ici sont représentés sur la figure 1.~~

De plus, le système de commande mis en œuvre dans l'allumeur 4 étant le

10 ~~même pour chacun des transistors de puissance 10, seul le système de~~
commande d'un des ces transistors de puissance sera décrit ici en détail.

L'allumeur 4 comporte une unité 20 de pilotage de la tension V_{GE} appliquée à la grille du transistor 10, un circuit 22 d'acquisition d'informations relatives à la tension V_{CE} entre le collecteur et l'émetteur du transistor 10, et une

15 unité 24 de traitement logique propre, à partir des informations délivrées par le
circuit 22, à commander l'unité de pilotage 20.

L'unité de pilotage 20 est propre à appliquer, sur la grille du transistor 10, quatre tensions différentes V_{15} , V_{10} , V_0 et V_{-10} correspondant respectivement à une tension de maintien du transistor dans l'état passant, de

20 freinage de la commutation du transistor, de blocage du transistor et de
maintien du transistor dans l'état non passant. Classiquement, les tensions V_{15}
et V_0 sont égales respectivement à + 15 V et 0 V. La valeur de la tension de
freinage est, de préférence, strictement comprise entre celles des tensions V_0
et V_{15} et par exemple choisie égale ici à 10 V.

La tension V_{-10} est propre à maintenir le transistor de puissance 10

25 dans l'état non passant, même si celle-ci est perturbée, par exemple à cause de
perturbations électromagnétiques causées par la commutation d'autres
transistors de puissance situés à proximité. A cet effet, sa valeur est choisie
nettement inférieure à celle de la tension de blocage de manière à ce qu'une

30 perturbation ne puisse pas modifier cette valeur pour la rendre supérieure à la
tension de blocage, ce qui risquerait d'entraîner une commutation non
commandée du transistor de puissance 10. Ici, cette valeur est choisie égale à -
10V.

Le circuit 22 d'acquisition d'informations comporte trois circuits 30, 32 et 34 d'analyse d'informations relatives à la tension V_{CE} et un circuit 36 abaisseur de tension raccordé à l'entrée de chacun de ces trois circuits d'analyse.

5 Le circuit 36 est destiné à convertir la tension V_{CE} prélevée au collecteur du transistor 10 en une tension proportionnelle, mais comprise entre 0 et 5 V délivrée à l'entrée des trois circuits d'analyse 30 à 34.

10 Le circuit 30 est un comparateur analogique classique destiné à comparer la tension délivrée par le circuit 36 à un seuil S_1 et à délivrer le résultat de cette comparaison à l'unité de traitement logique 24. La valeur du seuil S_1 correspond ici à une valeur de la tension V_{CE} en-dessous de laquelle il est admis que le transistor 10 est dans l'état passant. La valeur de seuil S_1 est constante et choisie de préférence inférieure à 50 V et ici égale à 10 V.

15 Le circuit 32 est également un comparateur analogique conventionnel propre à comparer la tension délivrée par le circuit abaisseur 36 à un seuil S_2 et à délivrer le résultat de cette comparaison à l'unité de traitement logique 24. La valeur du seuil S_2 est, ici, constante et choisie pour correspondre sensiblement à la moitié de la tension V_{CE} à commuter. Ici, la valeur de S_2 est choisie égale à 500 V.

20 Le circuit 34 est propre à détecter le pic de tension V_{CE} qui se produit juste avant que le transistor 10 ait fini sa commutation vers l'état non passant et à délivrer à l'unité de traitement logique 24 cette information. Le circuit 34 est également réalisé de façon conventionnelle à l'aide, par exemple, de composants analogiques.

25 L'unité de traitement logique 24 est un calculateur électronique formant machine à états finis, capable de passer automatiquement d'un état de commande de l'unité de pilotage 20 à un autre lorsqu'une condition de passage à l'état suivant est satisfaite. L'unité de traitement logique 24 est ici apte à exécuter des instructions enregistrées sur un support d'enregistrement
30 d'informations 40. Ce support d'enregistrement 40 contient ici des instructions pour l'exécution des étapes des procédés décrits ci-dessous en regard des figures 3 et 4.

De plus, sur ce support d'enregistrement d'informations 40, sont également enregistrés les paramètres nécessaires au déroulement des procédés des figures 2 et 4 et notamment deux constantes $T_{\text{MAX OUVERTURE}}$ et $T_{\text{MAX FERMETURE}}$ correspondant aux délais maximum pour respectivement passer
5 de l'état non passant à l'état passant et vice-versa.

Avantageusement et de manière à présenter une bonne insensibilité aux perturbations du milieu ambiant, l'unité de traitement logique 24 est un composant CPLD (Complex Programmable Logic Device) programmé dans un langage VHDL (Very High Descriptive Language).

10 L'unité de traitement logique 24 comporte, de plus, un compteur de temps 42 propre à être déclenché au début de chaque commutation du transistor 10 et une entrée 44 pour relever la tension V_{GE} sur la grille du transistor 10.

Le fonctionnement de l'allumeur 4 va maintenant être décrit, d'abord
15 dans le cas de la commande de l'ouverture du transistor 10 en regard des figures 2, 3A et 3B, et ensuite dans le cas de la commande de la fermeture du transistor 10 en regard des figures 4, 5A et 5B.

L'unité de traitement logique 24 déclenche un processus 50 de pilotage de l'ouverture du transistor 10 à un instant déterminé, par exemple, en
20 fonction des consignes transmises par le calculateur 8.

Simultanément, l'unité de traitement logique 24 active, à l'étape 54, le compteur de temps 42 et relève en permanence, lors de l'étape 56, les informations transmises par le circuit d'acquisition 22 et la tension V_{GE} .

Le processus 50 vise à freiner l'ouverture du transistor 10 pour
25 contrôler les variations de la dérivée dV_{CE}/dt .

L'évolution de la tension V_{CE} et de la tension V_{GE} lors du déroulement normal du processus 50 sont représentées respectivement sur les figures 3A et 3B. Sur ces graphiques, l'échelle du temps a été divisée en trois périodes correspondant chacune aux étapes du processus 50 et portant donc les mêmes
30 numéros.

Le processus 50 débute par une étape 52 lors de laquelle l'unité de traitement logique 24 commande l'unité de pilotage 20 pour que celle-ci applique la tension de blocage V_0 sur la grille du transistor 10.

Lors de cette étape, la tension V_{GE} est donc normalement nulle et la tension V_{CE} doit commencer à croître. Cette étape s'achève automatiquement quand une des deux conditions de passage 58 ou 60 est satisfaite.

La condition de passage 58 est satisfaite lorsque le comparateur 32 indique à l'unité de traitement logique 24 que la tension V_{CE} est supérieure au seuil S_2 . Si cette condition 58 est satisfaite avant la condition de passage 60, l'unité de traitement logique procède automatiquement à l'étape 64.

La condition de passage 60 est satisfaite dès que le compteur de temps 42 indique que la durée $T_{MAX\ OUVERTURE}$ s'est écoulée. Si cette condition de passage 60 est satisfaite avant la condition de passage 58, alors le processus de pilotage 50 est interrompu et un processus de sauvegarde 66 est activé.

A l'étape 64, l'unité de traitement logique commande l'unité de pilotage 20 pour que celle-ci applique sur la grille du transistor 10 la tension de freinage V_{10} . Ainsi, lors de cette étape 64, la tension V_{GE} doit normalement être égale à 10 V et la tension V_{CE} doit continuer à croître.

L'étape 64 s'achève dès que l'une des conditions de passage 70 ou 72 est réalisée.

La condition de passage 70 est satisfaite lorsque le circuit 34 délivre à l'unité de traitement logique 24 une information selon laquelle la tension V_{CE} a atteint son maximum, c'est-à-dire la point où la dérivée s'annule. Si cette condition 70 est satisfaite avant la condition 72, l'unité de traitement logique procède automatiquement à l'étape 74 du processus 50.

La condition de passage 72 est satisfaite dès que le compteur de temps indique que le temps écoulé depuis le début du processus 50 est supérieur à la durée $T_{MAX\ OUVERTURE}$. Si cette condition de passage 72 est satisfaite avant la condition 70, l'unité de traitement logique 24 procède automatiquement et immédiatement à l'interruption du processus 50 et à l'exécution du processus 66 de sauvegarde.

A l'étape 74, l'unité de traitement logique commande l'unité de pilotage 20 pour que celle-ci applique la tension V_{10} sur la grille du transistor 10 pour maintenir le transistor 10 dans l'état non passant.

Après l'étape 74, le processus 50 s'achève, puisque la commutation du transistor 10 est finie. L'unité de traitement logique commande alors le maintien de la tension V_{10} tant qu'un nouvel ordre de commutation n'est pas reçu.

5 Lors du processus de sauvegarde 66, l'unité de traitement logique 24 commande l'unité de pilotage 20 pour que celle-ci applique immédiatement la tension V_{10} de maintien du transistor 10 dans l'état non passant. De plus, une défaillance de commutation à l'ouverture est signalée, par exemple, au
10 calculateur 8, pour que, éventuellement, des traitements particuliers de cette information soient entrepris.

La figure 4 représente le procédé de commande de la fermeture du transistor 10.

L'unité de traitement logique 24 déclenche un processus 80 de pilotage de la fermeture du transistor 10 à un instant déterminé, par exemple,
15 en fonction des consignes transmises par le calculateur 8.

Simultanément, l'unité de traitement logique 24 active, à l'étape 82, le compteur de temps 42 et relève en permanence, à l'étape 84, les informations relatives à la tension V_{CE} transmises par le circuit d'acquisition 22 et la tension V_{GE} .

20 Le processus 80 vise à freiner la fermeture du transistor 10 pour contrôler les variations de la dérivée di_E/dt du courant circulant dans le transistor 10. L'évolution de la tension V_{CE} et de la tension V_{GE} lors du déroulement normal du processus 80 sont représentées respectivement sur les figures 5A et 5B.

25 Sur ces graphiques, l'échelle du temps a été divisée en trois périodes correspondant chacune aux étapes du processus 80 et portant donc les mêmes numéros.

Le processus 80 débute par une étape 86 de commande de l'application de la tension de freinage V_{10} .

30 L'étape 86 s'achève dès que l'une des conditions de passage 88 ou 90 est satisfaite. Cette étape étant normalement très courte par rapport aux autres; elle a été représentée par un point sur les figures 5A, 5B.

La condition de passage 88 est satisfaite dès que la tension V_{GE} relevée par l'unité de traitement logique 24 est supérieure ou égale à 10 V. Si la condition de passage 88 est satisfaite avant la condition de passage 90, l'unité de traitement logique 24 procède automatiquement à l'étape 92 de maintien d'une tension V_{GE} égale à 10 V.

Lors de l'étape 92, la tension V_{GE} est donc normalement égale à 10 V et la tension V_{CE} commence à diminuer.

L'étape 92 s'achève dès qu'une condition de passage 94 ou 96 est satisfaite. La condition de passage 94 est ici satisfaite dès que le comparateur analogique 32 indique à l'unité de traitement logique 24 que la tension V_{CE} est inférieure au seuil S_2 . Si la condition de passage 94 est satisfaite avant la condition 96, l'unité de traitement logique 24 procède automatiquement à une étape 98 de commande de l'unité de pilotage 20 pour que celle-ci applique sur la grille 10 la tension V_{15} de maintien du transistor 10 dans l'état passant.

L'étape 98 s'achève dès qu'une condition de passage 100 ou 102 est satisfaite. La condition de passage 100 est ici satisfaite dès que la tension V_{CE} est inférieure au seuil S_1 . Si la condition de passage 100 est satisfaite avant la condition 102, l'unité de traitement logique 24 procède alors automatiquement à l'étape 104 de commande du maintien de la tension V_{15} sur la grille du transistor 10. Le processus 80 de pilotage est fini.

Les transitions 90, 96 et 102 sont automatiquement satisfaites dès que le compteur de temps 42 indique que le temps écoulé depuis le début du processus 80 est supérieur à la durée $T_{MAX\ FERMETURE}$. Si l'une de ces conditions est satisfaite, alors que l'une des étapes 86, 92 ou 98 ne s'est pas encore achevée, l'unité de traitement logique 24 interrompt le processus 80 et débute immédiatement l'exécution du processus 66 de sauvegarde décrit en regard de la figure 2.

Il est important de noter que, dans le mode de réalisation décrit ici, l'unité de traitement logique 24, en plus d'exécuter des processus de pilotage pour freiner l'ouverture et la fermeture du transistor 10, surveille en permanence le bon déroulement temporel de ces processus. En particulier, ici, l'unité de traitement logique 24 surveille si les conditions de passage d'une étape à la suivante dans les processus de pilotage sont réalisées dans un délai

prédéterminé correspondant à une durée maximale pour que le processus de pilotage soit terminé. Dès lors que l'unité de traitement logique 24 constate que toutes les étapes du processus de pilotage n'ont pas été réalisées dans le délai imparti, il interrompt ce processus de pilotage et exécute immédiatement un processus de sauvegarde 66. Ainsi, le procédé décrit ci-dessus évite tout blocage du processus de pilotage.

Les valeurs des seuils pour les processus de pilotage de l'ouverture et de la fermeture du transistor 10 ont été choisies identiques. En variante, les valeurs des seuils pour le processus de pilotage de l'ouverture du transistor 10 sont différentes de celles pour le pilotage de la fermeture.

REVENDEICATIONS

1. Procédé de commande d'un composant électronique de puissance (10) contenant un processus de pilotage (50, 80) de l'ouverture et/ou de la fermeture de ce composant, le processus de pilotage contenant plusieurs
5 étapes pour commander l'application d'une succession de tensions de commutation différentes sur une électrode de commande dudit composant entre l'instant où débute le processus de pilotage et l'instant où doit s'achever l'ouverture et/ou la fermeture du composant électronique de puissance, le passage d'une étape à l'étape suivante dans ce processus de pilotage étant
10 automatiquement réalisé dès qu'une condition de passage correspondante est satisfaite,

caractérisé en ce qu'il comporte les étapes consistant à :

- relever (en 56 ; en 84) la valeur d'au moins un paramètre de fonctionnement caractéristique de la réaction du composant électronique de
15 puissance (10) en réponse à l'application successive desdites tensions de commutation,

- vérifier, grâce aux valeurs relevées, si cette réaction du composant électronique de puissance se produit dans un délai imparti prédéterminé,

- si oui, laisser (en 58, 70 ; 88, 94, 100) ledit processus de pilotage
20 (50, 80) se dérouler normalement, et

- sinon, interrompre (en 60, 72 ; 90, 96, 102) ledit processus de pilotage et déclencher immédiatement un processus (66) de sauvegarde de l'intégrité du composant électronique de puissance (10).

2. Procédé selon la revendication 1, caractérisé en ce qu'au moins
25 une condition de passage (58, 70 ; 88, 94, 100) d'une étape à la suivante dans ledit processus de pilotage est fonction des valeurs relevées pour ledit au moins un paramètre de fonctionnement, et en ce que, pour vérifier si la réaction du composant électronique de puissance se produit dans le délai imparti prédéterminé, le procédé comporte l'étape consistant à vérifier qu'au moins
30 cette condition de passage est satisfaite avant que le délai imparti prédéterminé ne se soit écoulé.

3. Procédé selon la revendication 2, caractérisé en ce que le procédé comporte l'étape consistant à vérifier que toutes les conditions de passage (58,

70 ; 88, 94, 100) entre lesdites plusieurs étapes dudit processus de pilotage (50, 80) sont satisfaites avant qu'un délai imparti prédéterminé commun à toutes ces conditions de passage ne se soit écoulé.

4. Procédé selon la revendication 3, caractérisé en ce que le délai
5 commun est compté à partir de l'instant où débute l'exécution dudit processus de pilotage (50, 80), et en ce que ce délai commun est représentatif d'un délai maximum pour réaliser la commutation du composant électronique de puissance (10).

5. Procédé selon l'une quelconque des revendications 1 à 4,
10 caractérisé en ce que l'un des paramètres de fonctionnement relevé est la tension (V_{CE}) entre les électrodes de collecteur et d'émetteur du composant électronique de puissance (10).

6. Procédé selon l'une quelconque des revendications précédentes, caractérisé en ce que l'un des paramètres de fonctionnement relevé est la
15 tension (V_{GE}) sur l'électrode de commande.

7. Procédé selon l'une quelconque des revendications précédentes, caractérisé en ce que l'une des étapes (64 ; 92) dudit processus de pilotage consiste à commander l'application sur ladite électrode de commande d'une tension de freinage propre à freiner la commutation du composant électronique
20 de puissance (10).

8. Procédé selon la revendication 7, caractérisé en ce que la valeur de la tension de freinage (V_{10}) est strictement comprise entre les valeurs des tensions de maintien du composant électronique de puissance respectivement dans l'état fermé (V_{15}) et dans l'état ouvert (V_{-10}).

9. Procédé selon la revendication 7 ou 8, caractérisé en ce que, ledit
25 processus de pilotage est un processus (80) de pilotage de la fermeture du composant électronique de puissance (10) et en ce que la condition de passage entre l'étape (92) de commande de l'application d'une tension de freinage et l'étape suivante est satisfaite si la tension (V_{CE}) entre les électrodes de collecteur et d'émetteur est inférieure à un premier seuil prédéterminé (S_2).
30

10. Procédé selon la revendication 9, caractérisé en ce que le processus (80) de pilotage de la fermeture du composant électronique de

puissance (10) débute par l'étape (92) de commande de l'application de la tension de freinage.

11. Procédé selon l'une quelconque des revendications 7 à 10, caractérisé en ce que, ledit processus de pilotage est un processus (50) de pilotage de l'ouverture du composant électronique de puissance (10) et en ce que la condition de passage (58) entre une étape précédente et l'étape (64) de commande de l'application de la tension de freinage est satisfaite si la tension (V_{CE}) entre les électrodes de collecteur et d'émetteur est supérieure à un second seuil prédéterminé (S_2).

12. Procédé selon la revendication 11, caractérisé en ce que la valeur du second seuil (S_2) correspond à la moitié de la tension à commuter.

13. Procédé selon la revendication 11 ou 12, caractérisé en ce que ladite étape précédente est une étape (52) de commande de l'application d'une tension de valeur strictement inférieure à celle de la tension de freinage.

14. Procédé selon l'une quelconque des revendications 11 à 13, caractérisé en ce que, dans le processus (50) de pilotage de l'ouverture du composant électronique de puissance (10), la condition (70) de passage entre l'étape (64) de commande de l'application de la tension de freinage et une étape suivante (74) est satisfaite si la tension (V_{CE}) entre les électrodes de collecteur et d'émetteur atteint un maximum.

15. Système de commande d'un composant électronique de puissance apte à exécuter un processus de pilotage (50, 80) de l'ouverture et/ou de la fermeture de ce composant, ledit processus de pilotage contenant plusieurs étapes pour commander l'application d'une succession de tensions de commutation différentes sur une électrode de commande du composant électronique de puissance entre l'instant où débute ledit processus de pilotage et l'instant où doit s'achever l'ouverture et/ou la fermeture du composant électronique de puissance, le passage d'une étape à l'étape suivante dans ce processus de pilotage étant automatiquement réalisé dès qu'une condition de passage correspondante est satisfaite,

caractérisé en ce que le système comporte un calculateur électronique (24) apte à :

- relever la valeur d'au moins un paramètre de fonctionnement caractéristique de la réaction du composant électronique de puissance (10) en réponse à l'application successive desdites tensions de commutation,

5 - vérifier, grâce aux valeurs relevées, si cette réaction du composant électronique de puissance se produit dans un délai imparti prédéterminé,

- si oui, laisser ledit processus de pilotage (50, 80) se dérouler normalement, et

10 - sinon, interrompre ledit processus de pilotage (50, 80) et déclencher immédiatement l'exécution d'un processus (66) de sauvegarde de l'intégrité du composant électronique de puissance.

15 16. Système selon la revendication 15, caractérisé en ce qu'au moins une condition de passage d'une étape à la suivante dudit processus de pilotage est fonction des valeurs relevées pour ledit au moins un paramètre de fonctionnement, et en ce que, pour vérifier si la réaction du composant électronique de puissance (10) se produit dans le délai imparti prédéterminé, le

20 calculateur électronique (24) est apte à vérifier qu'au moins une condition de passage est satisfaite avant qu'un délai imparti prédéterminé pour cette condition de passage ne se soit écoulé.

25 17. Système selon la revendication 16, caractérisé en ce que le calculateur électronique (24) est apte à vérifier que toutes les conditions de passage entre lesdites étapes du processus de pilotage sont satisfaites avant qu'un délai imparti prédéterminé commun à toutes ces conditions de passage ne se soit écoulé.

18. Support d'enregistrement d'informations comportant des instructions pour l'exécution des étapes d'un procédé de commande d'un composant électronique de puissance (10) conforme à l'une quelconque des revendications 1 à 14, lorsque lesdites instructions sont exécutées par un calculateur électronique (24).

1 / 5

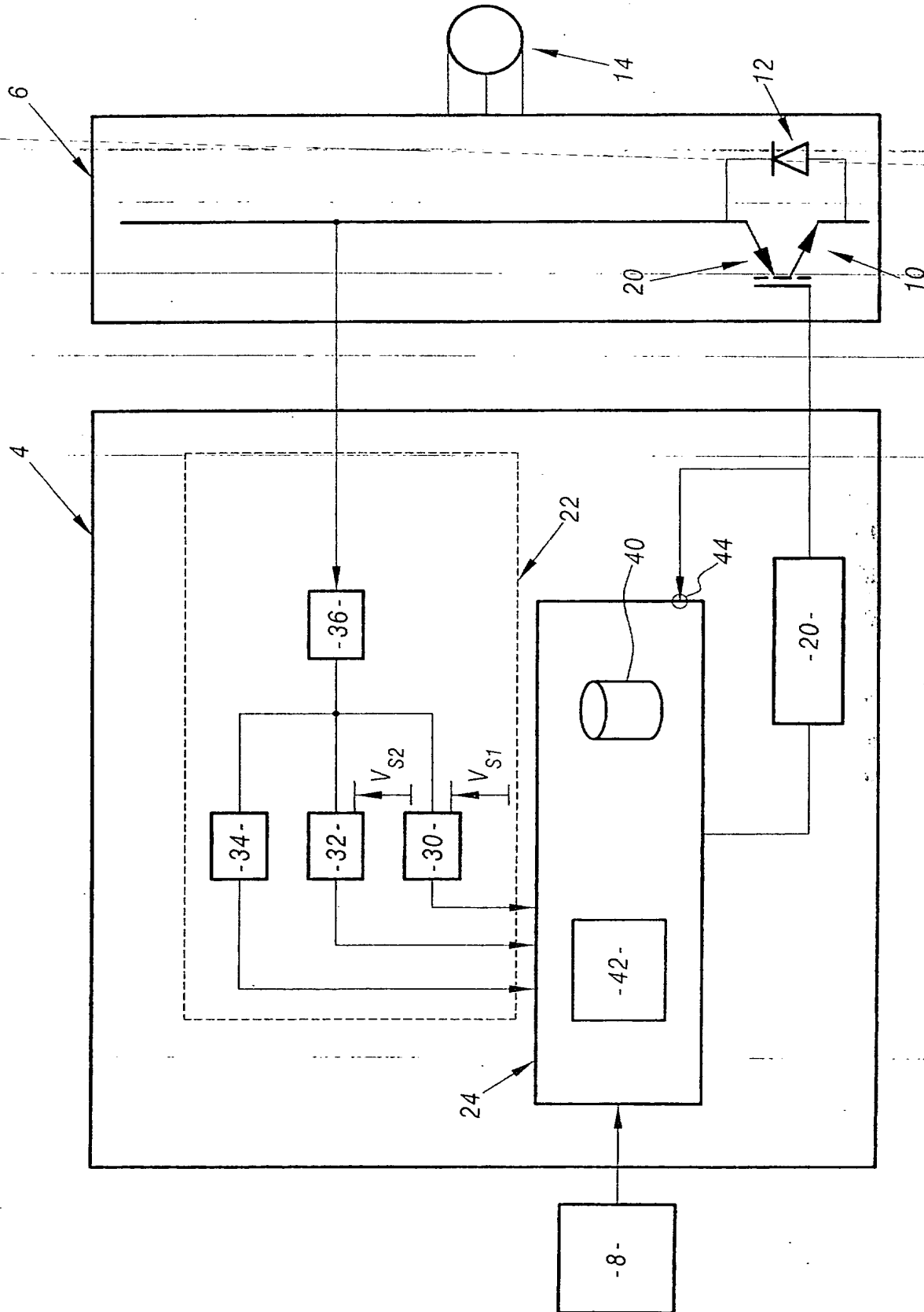
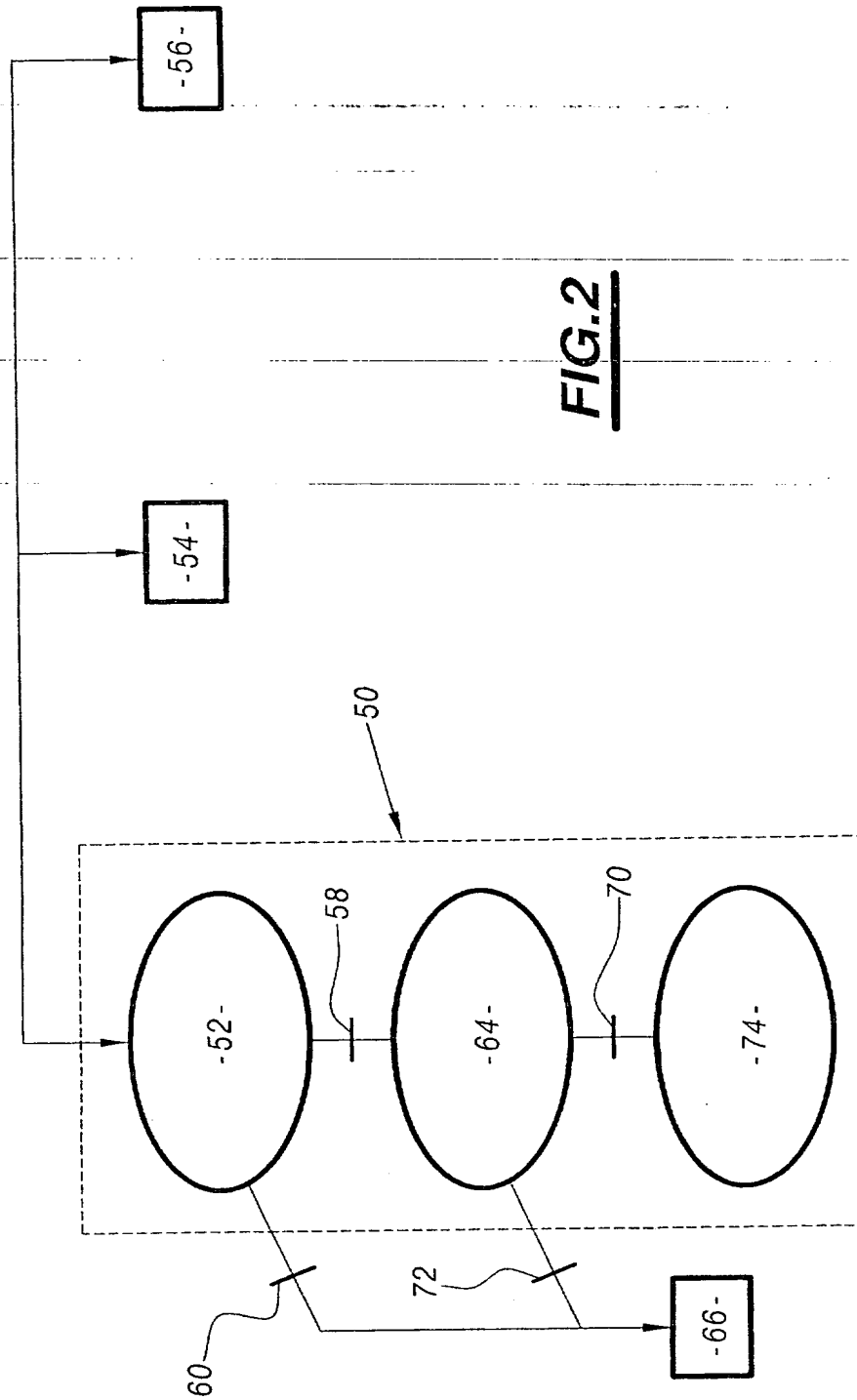
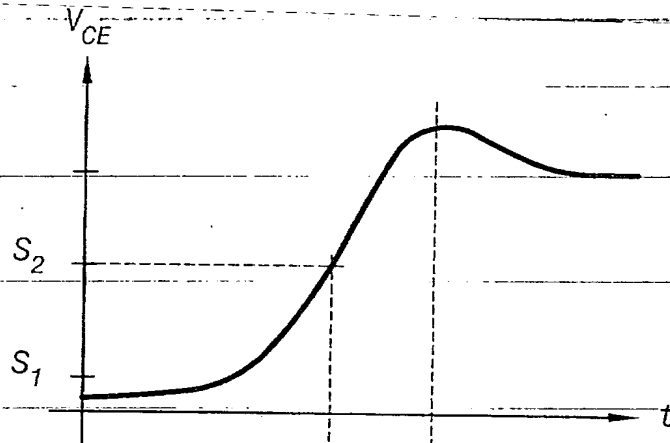
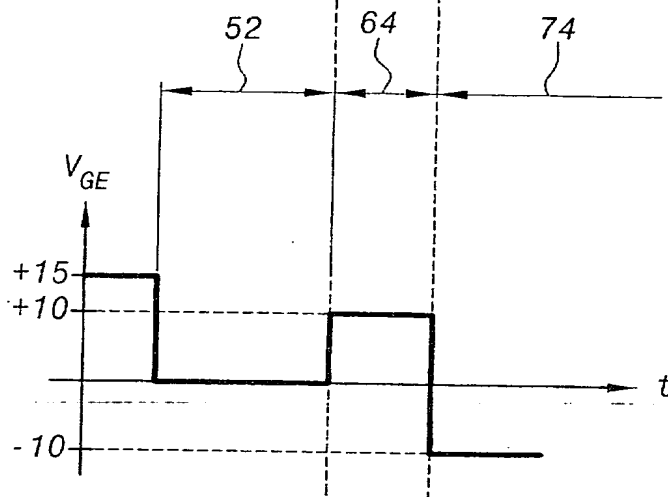
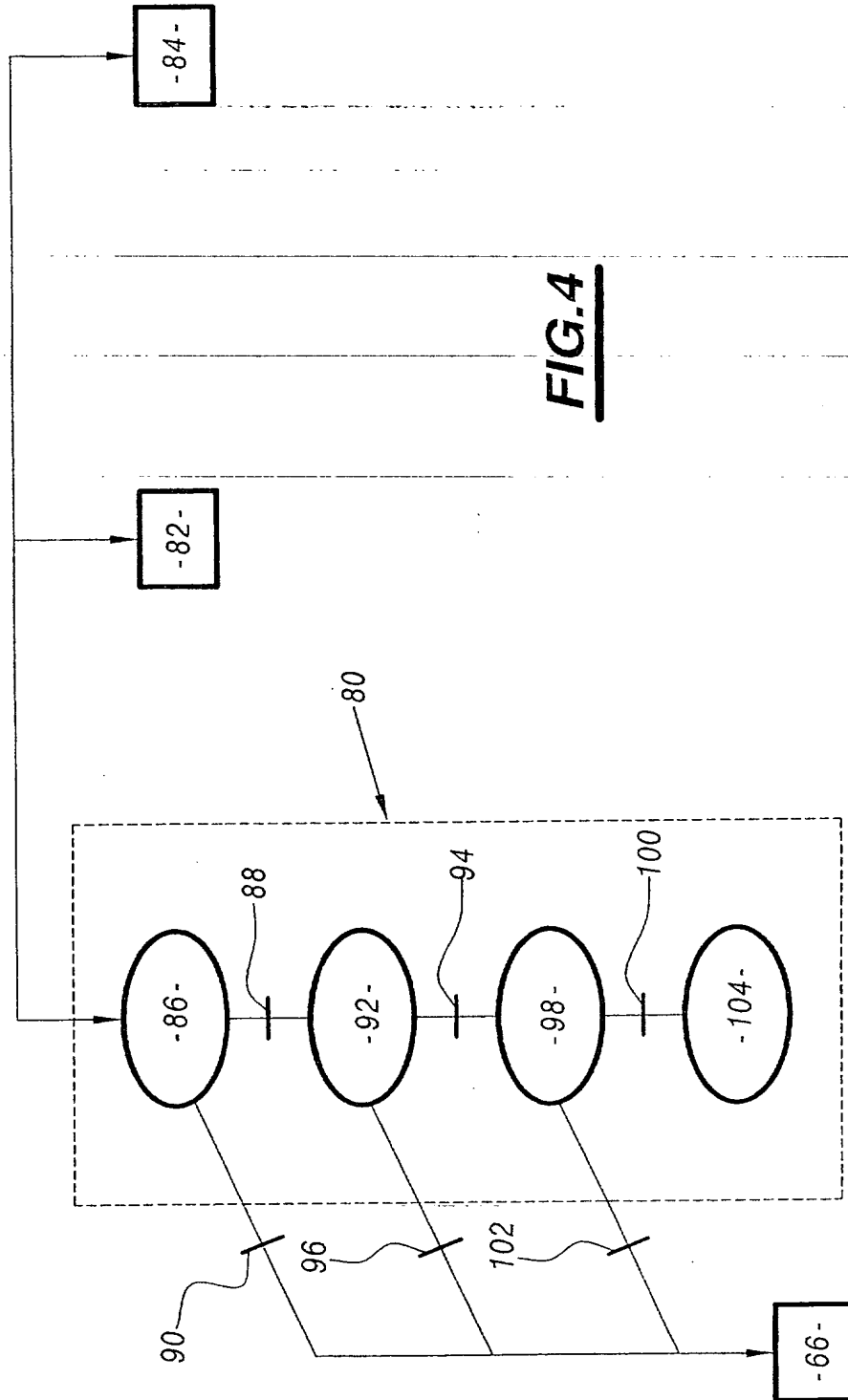
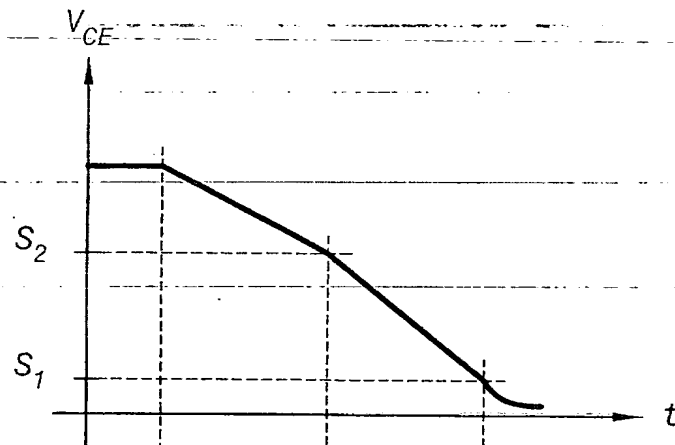
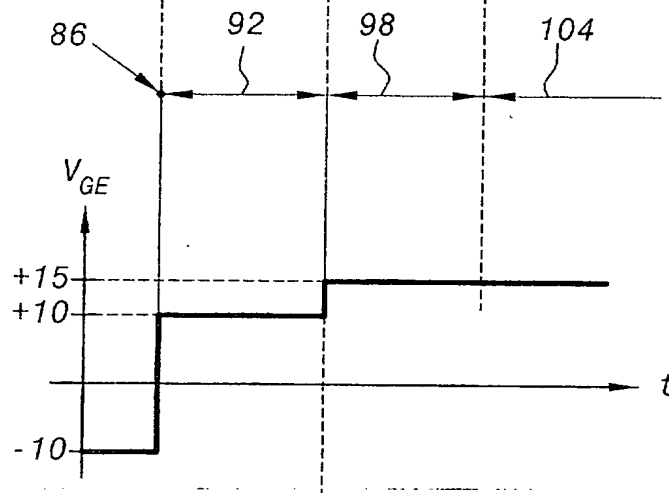


FIG. 1



**FIG.3A****FIG.3B**



**FIG.5A****FIG.5B**

**BREVET D'INVENTION****CERTIFICAT D'UTILITÉ**

Code de la propriété intellectuelle - Livre VI



N° 11235*03

DÉPARTEMENT DES BREVETS

26 bis, rue de Saint Pétersbourg

75800 Paris Cedex 08

Téléphone : 33 (1) 53 04 53 04 Télécopie : 33 (1) 42 94 86 54

DÉSIGNATION D'INVENTEUR(S) Page N° 1.../1...

(À fournir dans le cas où les demandeurs et les inventeurs ne sont pas les mêmes personnes)



Cet imprimé est à remplir lisiblement à l'encre noire

DB 113 @ W / 270601

Vos références pour ce dossier (facultatif)		BFF 02/0081
N° D'ENREGISTREMENT NATIONAL		03 01551
TITRE DE L'INVENTION (200 caractères ou espaces maximum)		
PROCÉDE ET SYSTÈME DE COMMANDE D'UN COMPOSANT ÉLECTRONIQUE DE PUISSANCE, ET SUPPORT D'ENREGISTREMENT D'INFORMATIONS COMPORTANT DES INSTRUCTIONS POUR L'EXECUTION DU PROCÉDE		
LE(S) DEMANDEUR(S) :		
ALSTOM		
DESIGNE(NT) EN TANT QU'INVENTEUR(S) :		
1	Nom	LEPAGE
	Prénoms	Jean-Pierre
Adresse	Rue	69, rue Jean-Jacques Rousseau
	Code postal et ville	16 5 8 0 0 AUREILHAN
Société d'appartenance (facultatif)		
2	Nom	
	Prénoms	
Adresse	Rue	
	Code postal et ville	
Société d'appartenance (facultatif)		
3	Nom	
	Prénoms	
Adresse	Rue	
	Code postal et ville	
Société d'appartenance (facultatif)		
S'il y a plus de trois inventeurs, utilisez plusieurs formulaires. Indiquez en haut à droite le N° de la page suivi du nombre de pages.		
DATE ET SIGNATURE(S)		
DU (DES) DEMANDEUR(S)		
OU DU MANDATAIRE		
(Nom et qualité du signataire)		
13 mai 2003 CABINET LAVOIX Gérard MYON CPI N° 95-1003		